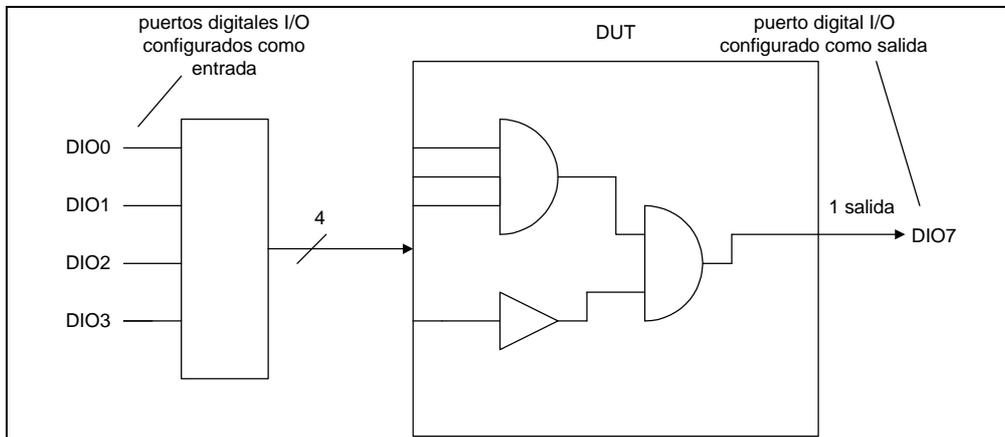


## PRACTICA 3

### Test funcional de un circuito digital combinacional de N entradas

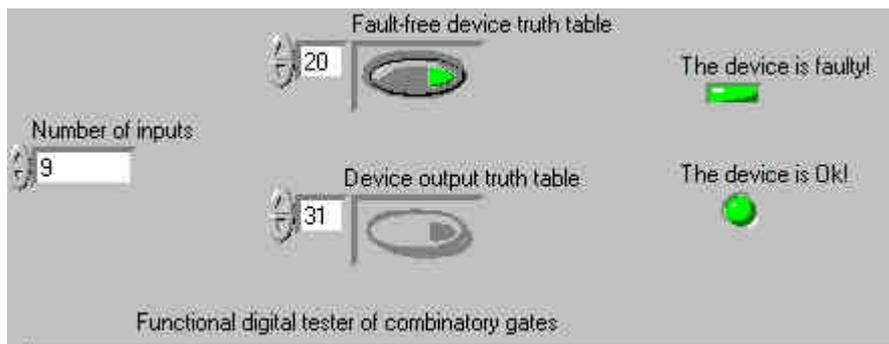
#### Contenido

El usuario deberá poder testear un circuito lógico de N entradas y una salida. Para ello, en el panel de control el usuario podrá elegir el número de entradas y podrá escribir la tabla de verdad de salida del circuito sin fallo. Si no hay fallo, se encenderá un indicador luminoso: ¡test correcto!. Si no, se encenderá otro indicador: ¡Hay fallo!. El programador deberá generar todas las posibilidades de entrada:  $2^N$  para testear el DUT (Device Under Test). Para ello se emplearán las 8 líneas DIO de la tarjeta de adquisición de datos: 7 líneas disponibles para entradas y una línea de salida.



#### Panel de control

El panel de control será de este tipo:



Fíjate que sólo podremos testear circuitos combinacionales de 7 entradas máxime. Por tanto el gráfico de arriba estaría equivocado. Además los dos indicadores no pueden estar apagados/encendidos al mismo tiempo. Como controles tendremos el número de entradas, la tabla de verdad del circuito a testear (sin fallo) y como indicadores los dos leds y la tabla de verdad del circuito testado.